Inhalt

Generelles:	.2
Vorbereitung:	.2
Datei öffnen und Pfad verwalten:	.2
Aufbau einer SigmaStudio-Datei für ABACUS-Produkte	.2
Hardware Configuration – EEPROM und DSP mit Programmierschnittstelle verschalten	.2
Eigentliches DSP-Programm	.3
Hardware-Register	.3
Datenübertragung zum ABACUS-Gerät	.5
USBi-Schnittstelle	.5
Cortex- oder Dolibox/Trifon-Rückwand mit entsprechender externer Schnittstelle (4-Pol-Mini-XLR	?)
	.5
Wichtig: Unterschied "Selfboot" und "Write enabled"	.6
Selfboot-Mode	.6
Write enabled Modus	.7
SigmaStudio-Programm auf DSP oder EEPROM übertragen	.8
Programm zum Bearbeiten in Echtzeit in den RAM des DSPs laden	.8
Speicher voll?	.8
Fertiges Programm fest in den EEPROM schreiben	.9
Einige Hinweise zum Programm	12
Einstellung der Samplingrate	12

Generelles:

Vorbereitung:

Aktuelle Version von SigmaStudio herunter laden unter http://www.analog.com/sigmastudio

Datei öffnen und Pfad verwalten:

Das DSP-Programm wir als .dspproj-Datei gespeichert. Wenn man die Datei öffnet und darin arbeitet legt SigmaStudio einen Ordner mit demselben Namen an, in dem diverse Projekt-Dateien gespeichert werden. Es empfiehlt sich also, die Dateien in einem Oberordner z.B. mit dem Namen "DSP-Programme" zu speichern.

Außerdem ist es ratsam, nach wesentlichen Änderungen über File und Save As... einen neuen Dateinamen zu vergeben, z.B. mit einem Datums- und Zeitcode und eventuell Notizen:

Name	Änderungsdatum	Тур	Größe
\mu IC 1_Test-Programm 2018-01-28_13-54	12.02.2018 14:08	Dateiordner	
퉬 IC 1_Test-Programm 2018-02-10_09-13	12.02.2018 14:09	Dateiordner	
📙 IC 1_Test-Programm 2018-02-10_09-15_noch 2dB mehr Hochton	12.02.2018 14:09	Dateiordner	
🍌 Settings	12.02.2018 14:09	Dateiordner	
2] Test-Programm 2018-01-28_13-54	12.02.2018 14:08	SigmaStudio	13 KB
Σ] Test-Programm 2018-02-10_09-13	12.02.2018 14:09	SigmaStudio	13 KB
2 Test-Programm 2018-02-10_09-15_noch 2dB mehr Hochton	12.02.2018 14:09	SigmaStudio	13 KB

So kann man jederzeit wieder zu einer Version zurückkehren, denn in SigmaStudio lassen sich nicht alle Befehle rückgängig machen.

Aufbau einer SigmaStudio-Datei für ABACUS-Produkte

Für diverse ABACUS-Produkte stehen fertige Beispielprogramme zur Verfügung, doch es kann nicht schaden, den Aufbau eines solchen Projektes zu kennen.

Hardware Configuration – EEPROM und DSP mit Programmierschnittstelle verschalten

Im Oberen Karteireiter Hardware Configuration und dem unteren Karteireiter Gonfig gelangt man zu einem virtuellen Schaltbild, in dem die Hardware verschalten werden muss. Hier müssen als ICs ein E2Prom (auch EEPROM genannt) und der ADAU1701 (der DSP) mit der Schnittstelle "USBi" verschaltet werden:

Hardware Configuration Schemat	ic	
		*
TICP	• ADAU1701	
12C 0x68 (104)		
12C 0xA0 (160)	-	
	E2Prom	
	- IC2	
		-
<	III	E.
Config] IC 1 - 170x\140x R	egister Control IC 2 - WinE2PromLoader	-

Der EEPROM ist nachher der Programmspeicher, von dem sich der DSP beim Starten das Programm lädt.

Dieses Fenster wird später benötigt, um das bearbeitete DSP-Programm fest in den EEPROM einzuspeichern.

Eigentliches DSP-Programm

Das eigentlich Programm findet man im oberen Karteireiter

Hardware Configuration	Schematic	100
	Gen Filter1_2	E
Input1	m	-
Main		-

Das DSP-Programm besteht aus diversen grafischen Blöcken, die stellvertretend für die entsprechenden Signalverarbeitungsprozesse stehen und hintereinandergeschaltet werden können.

Hardware-Register

Unter	Hardware Configuration	und	IC 1 - 170x\140x Register Control	finden sich einige
Hardw	areeinstellungen für de	en DS	P-Chip selbst. Hier werden z.B. die St	euer-Ein- und Ausgänge für

die produktspezifische ABACUS-Hardware konfiguriert. Alle Einstellungen sollten aber in der jeweiligen Beispieldatei bereits aktiviert sein.



Datenübertragung zum ABACUS-Gerät

USBi-Schnittstelle

Die Kommunikation vom PC zum DSP erfolgt über die Analog Devices USBi-Schnittstelle. Diese kleine Platine ist das Bindeglied zwischen dem USB des PCs und dem I²C-Anschluss des DSPs und dessen Programmspeicherchips (EEPROM).

Für den Anschluss am die ABACUS-Produkte gibt es entsprechende Adapterplatinen mit Kabeln, damit die Verbindung sicher und einfach hergestellt werden kann.

Während das optionale DSP-Board in einem ABACUS 60-120D Stereoverstärker direkt mit der Schnittstelle verbunden werden kann, ist für den Anschluss an Cortex- und Trifon-Plateamps ein Adapterkabel erforderlich:



Um zwei oder mehr Geräte gleichzeitig mit demselben Programm zu beschreiben, können zwei dieser Adapterplatinen mittels Flachkabel verbunden werden. Das ist z.B. bei einem Stereopaar Lautsprecher zweckmäßig.



Cortex- oder Dolibox/Trifon-Rückwand mit entsprechender externer Schnittstelle (4-Pol-Mini-XLR)

Um die Plateamps der Aktivlautsprecherserien Cortex und Trifon auch im eingebauten Zustand programmieren zu können sind sie in der DIY-Variante mit einer 4-poligen Mini-XLR-Buchse ausgestattet. Diese 4 Pole sind

- "Masse" (schwarz)
- die Datenleitung des I²C-Signals (braun)
- die Taktleitung des I²C-Signals (rot)
- eine Schreibschutzleitung (orange), die über den Schalter auf der Adapterplatine geschaltet wird.



Der Mini-XLR-Stecker kann nur in einer Winkelausrichtung eingesteckt werden und rastet mechanisch ein. Zum Herausziehen muss der Verriegelungshebel am Stecker gedrückt werden.



Wichtig: Unterschied "Selfboot" und "Write enabled"

Die Verschaltung aus PC, DSP und EEPROM unterscheidet zwei verschiedene Betriebsmodi.

Selfboot-Mode

Dies ist der normale Betriebsmodus, in dem das Gerät startet, wenn keine Programmierschnittstelle angeschlossen ist. Beim Startvorgang lädt sich der DSP das Programm, das in diesem Moment auf dem EEPROM gespeichert ist und führt es aus. Der DSP selbst hat nämlich keinen festen Speicher, nur einen Arbeitsspeicher, aus dem er sein Programm ausführt. Beim Ausschalten wird dieser Speicher gelöscht und beim nächsten Starten wird das Programm wieder neu aus dem EEPROM geladen.



Der Selfboot-Modus funktioniert auch, wenn die Schnittstelle angeschlossen ist und der Schalter in der entsprechenden Position steht.

Es wird dringend empfohlen, das Gerät zunächst einzuschalten (nicht StandBy, sondern wirklich "An"), und erst dann die I²C-Verbindung herzustellen.

Write enabled Modus

Steht der Schalter auf der Adapterplatine auf "Write Enable", dann ist der Schreibschutz vom EEPROM aufgehoben, sodass er mit dem aktuellen Programm beschrieben werden kann (siehe spätere Beschreibungen).



Gleichzeitig ist der Selfboot-Modus damit blockiert, das heißt, ein ABACUS DSP-Produkt wird keine Signalverarbeitung starten, wenn es eingeschaltet wird, solange das Kabel angeschlossen ist und der Schalter auf "Write Enable" steht.

SigmaStudio-Programm auf DSP oder EEPROM übertragen

Es gibt nun zwei Möglichkeiten der Datenübertragung aus dem Programm SigmaStudio zum DSP-Produkt.

Programm zum Bearbeiten in Echtzeit in den RAM des DSPs laden

Im Selfboot-Modus lädt das Gerät ja wie beschrieben das im EEPROM gespeicherte Programm in den DSP-Arbeitsspeicher. Wird nun die Schnittstelle angeschlossen, lässt sich das Programm im Arbeitsspeicher mit einem aktuellen, in SigmaStudio geöffneten Programm überschreiben und dann in Echtzeit bearbeiten. Das heißt, Änderungen werden quasi sofort in den DSP übertragen und werden sofort hör- oder messbar.

🖳 File Edit Viev	v Tools	Format Action Window Help	
🗟 🔗 🍰 🔚	26	🛅 🗢 🖉 🔲 🛅 🗐 🗐 🗃 🚍 🏞 💸 🚜 🖓 🔂 🖧 🚧 96 kHz	- 1 🤫
3 ~ ~ ~	8 00		
ToolBox	φ×	Hardware Configuration Schematic	0
and the second second			

Um die Verbindung zum DSP zu initiieren muss man einmal auf den Button "Link Compile Download" klicken, von da an sind PC und DSP (oder auch mehrere DSPs parallel) in Echtzeit verbunden.

Bestätigt wird das auch über die Anzeige Active: Downloaded unten rechts in der Ecke des Programmfensters. Geht bei der Kommunikation etwas schief, erscheint dort stattdessen

Compiled, Comms Failed als Fehlermeldung.

Diese Verbindung löst sich erst, wenn der Signalfluss im Programm geändert oder Blöcke hinzugefügt oder entfernt werden. Danach muss diese Verbindung einfach erneut hergestellt werden.

Speicher voll?

Wenn sich beim Verbinden seltsame Effekte zeigen, wie z.B. fehlender Hochton, dann ist möglicherweise der DSP-Programmspeicher voll. Er kann insgesamt 1024 Instruktionen speichern, von denen bei einer Taktrate von 96kHz aber nur die Hälfte zur Verfügung steht.

Ob der Speicher überfüllt ist verrät die Datei "compiler_output" im Verzeichnis

\DSP-Programme\<Dateiname>\net_list_out2\compiler_output



Wenn man die Datei mit einem Texteditor öffnet kann man in dem Fall sehen, dass der Wert bei Number of instructions used (out of a possible 1024) = 608 ist. Der höchstzulässige Wert wäre hier aber die Hälfte von 1024, nämlich 512.

Fertiges Programm fest in den EEPROM schreiben

Ist man nun mit den Änderungen am Programm fertig kann es fest in den EEPROM gespeichert werden, damit der DSP es sich beim nächsten Neustart entsprechend lädt. Hierzu muss das Programm erst einmal kompiliert werden, also für den DSP in Maschinencode übersetzt. Dies geschieht durch Kick auf "Link Compile Connect":

🖳 File Edit View Tools	Format Action Window Help	
🗟 👌 👌 🔒 🕹 🕅	1 0 0 0 1 1 1 1 1 1 1 1 1 1	🚜 🊜 🤴 🖧 😥 e kHz 🔹 🔹
	· •00 📕 🗛 📴 🖸 🕂 •1	Link Compile Connect
ToolBax 7 X	Hardware Configuration Schematic	

Das erfolgreiche Kompilieren wird bestätigt mit der Meldung Ready: Compiled unten rechts im SigmaStudio.

Nun muss man über den oberen Karteireiter Hardware Configuration und den unteren Reiter

Config wieder das Fenster mit der Hardware-Verschaltung aufrufen:



Durch Rechtsklick auf den ADAU1701 (wichtig: nicht in das Schriftfeld klicken, sondern in den unteren Bereich) öffnet sich nun ein Kontextmenü:



Dort muss man nun auf "Write Latest Compilation to E2PROM" klicken und das nachfolgende Fenster mit "OK" bestätigen. Danach öffnet sich ein Fenster mit einem Fortschrittsbalken, uns einer Anzeige der aktuellen Speicheradresse. Dieser Balken muss nicht zwingend bis zum rechten Ende laufen.

EEPROM Properties	-		×
Protocol O SPI	I2C		
Properties			_
Memory Size:		262144	bits
Page Size:		32	byte
Write Speed:		100	kHz
Number of Address	Bytes:	2	byte
SPI			
O SPI Mode 0	SPI Ma	ode 3	
Write Enable Instru	ction:	6 🌲	
Write Instruction:		2 🌲	
Read Instruction:		3 🌲	
Chip Erase Instruct	tion:	C7 ≑	
Chip Erase Cycle 1	Time:	5 🗘 se	c
1	ОК	Car	icel

Nach Beendigung des Schreibvorgangs verschwindet das Fenster einfach und EEPROM ist beschrieben.

Wenn man nun das Programmierkabel abzieht und das Gerät neu startet sollte das geänderte Programm dort laufen.

Einige Hinweise zum Programm

Einstellung der Samplingrate

Der eingesetzte DSP ADAU1701 kann Samplingraten von bis zu 192kHz verarbeiten. Allerdings stehen dann nur noch ein Viertel der möglichen Instruktionen zur Verfügung. Ein Systemtakt von 96kHz ist also ein guter Kompromiss. Um den DSP mit 96kHz zu betreiben muss die Samplingrate auf 96kHz gesetzt werden:

🗈 🗢 🖉 🔲 🗐 🗐 🗐 🗃 🚍 🏞 🖧 🦧 🔂 歳 👳	- 96 kHz	-	1
	22 kHz 32 kHz	*	
Hardware Configuration Schematic	44.1 kHz 48 kHz		
	96 kHz 192 kHz 384 kHz	H	
	768 kHz	*	

Anschließend muss die System Sampling Rate gesetzt werden durch Klick auf



und Bestätigung im Fenster



Außerdem muss die Samplingrate in alle bestehenden Blöcke geschrieben werden durch Klick auf



Damit der DSP auch hardwareseitig mit 96kHz arbeitet muss im "Register Control" in der "Hardware Configuration" bei "Program Length" der Wert "2x (512 Instructions)" ausgewählt werden:

